## (12)特許協力条約に基づいて公開された国際出願

#### (19) 世界知的所有権機関 国際事務局



# 1 (1811)

(43) 国際公開日 2004年12月9日(09.12.2004)

**PCT** 

(10) 国際公開番号 WO 2004/107738 A1

(51) 国際特許分類7: H04N 5/225, H01L 27/14, H04N 5/335

(21) 国際出願番号:

PCT/JP2004/007582

(22) 国際出願日:

2004年5月26日(26.05.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特願2003-155348 特願2003-315545 2003年5月30日(30.05.2003) TΡ 2003年9月8日 (08.09.2003) Љ (71) 出願人(米国を除く全ての指定国について): 松下電 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大 字門真1006番地 Osaka (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 西澤 宏 (NISHIZAWA, Hiroshi).

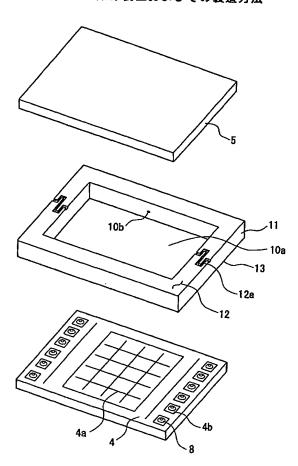
(74) 代理人: 特許業務法人池内・佐藤アンドパートナー ズ (IKEUCHI SATO & PARTNER PATENT ATTOR-NEYS); 〒5306026 大阪府大阪市北区天満橋1丁目8番 30号OAPタワー26階 Osaka (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,

/観葉有/

(54) Title: IMAGING DEVICE AND ITS MANUFACTURING METHOD

(54) 発明の名称: 撮像装置およびその製造方法



(57) Abstract: An imaging device comprises a three-dimensional substrate in which a partition (11) having an opening (10a) in the central portion crosses a cavity, an optical filter (5) fixed to a first surface (12) of both sides of the partition and covering the opening, a semiconductor imaging element (4) mounted face-down in the second surface (13) and having an imaging area (4a) facing the opening, and an optical system provided on the optical filter side in the cavity of the three-dimensional substrate and adapted for imaging. Both sides of the opening of the partition are closed by the optical filter and the semiconductor imaging element, and the cavity is thus defined. A vent (12a) for communication of the cavity with the outside of the three-dimensional substrate is formed in the first surface so as to provide a labyrinth structure where the velocity of the air flowing therethrough varies for the different Air can flow between the outside and the cavity surrounded by the semiconductor element and the optical filter, and particles are prevented from entering the cavity from outside by the air flow caused by the expansion/contradiction

(57) 要約: 中央部に開口部(10a)を有する隔壁(11)が内腔 を横切って形成された立体基板と、開口部を覆って隔 壁の両面のうちの第一の平面(12)に固定された光学フィ ルター(5)と、開口部に撮像領域(4a)を臨ませて隔壁の第 二の平面(13)にフェースダウンで実装された半導体撮像 素子(4)と、立体基板の内腔における光学フィルター側 に装着された撮像のための光学系とを備える。隔壁の 開口部の両側が光学フィルターと半導体撮像素子とで 封鎖されて、空所が形成されている。空所と立体基板 の外部とを連通させる通気路(12a)が、第一の平面に形 成され、通過する空気の流速が場所によって異なるラ ピリンス構造を有する。半導体撮像素子と光学フィル

ターで囲まれた空所と外部との空気の流通が可能で、しかも空気の膨張・収縮に伴う空気流によって外部から空所 にゴミが侵入することが抑制される。

BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

#### 添付公開書類:

#### 一 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

## 明細書

# 撮像装置およびその製造方法

### 技術分野

本発明は、主に携帯機器などに搭載されるカメラに用いられる小型・ 5 薄型化された半導体撮像素子を用いた撮像装置、およびその製造方法に 関する。

### 背景技術

従来のこの種の撮像装置は、例えば特開2001-245186号公 和等に記載されているような構造を有する。CCD (Charege Coupled Device) などにより構成された半導体撮像素子は、レンズとともに立体 基板に搭載され、レンズにより結像させた映像を半導体撮像素子を用い て電気信号に変換し、映像が取り出せるように構成される。

立体基板は、平面形状が長方形の台座部とその上部に配置された円筒 15 形の鏡筒部からなり、台座部と鏡筒部の境界には開口部が形成されてい る。鏡筒部の内周面にはレンズが嵌め込まれ、その光軸を中心にして、 開口部の上側に光学フィルターが配置され、開口部の下側に半導体撮像 素子が配置されている。

撮像装置が搭載される携帯用機器の小型化、高性能化の要求に伴い、 20 撮像装置自身の小型化、軽量化がより一層求められてきた。そのため、 上述のような各要素部品をぎりぎりの厚さまで薄型化をすることによっ て、撮像装置の薄型化が実現されていた。

上述のような従来の撮像装置においては、各構成部品を薄型化することにより、強度的に余裕がなくなってきている。このために接着や接合

のために加熱する工程において、立体基板の熱膨張の異方性や熱ひずみ などによって半導体撮像素子を実装する面の平面度が劣化し易い。

また、半導体撮像素子についても薄型化する必要があり、半導体ウエハの状態で、裏面からダイアモンド砥石などを用いた研削盤などによって削る、いわゆるバックグラインドが行われている。これにより、従来と比べ半導体撮像素子自身の機械的強度が低下するとともに、実装される立体基板の強度も低下するため、実装時に印加される熱や荷重によって半導体撮像素子や立体基板が撓み易くなっている。

以上のように、薄型化に伴って工程不良が増加しコストが上昇したり、 10 検査工程を追加する必要性により工程が長くなったりすることが、結果 として撮像装置における薄型化を阻害していた。特に、撮像装置の組み 立ての接着や封止の工程において、モジュール全体が加熱・冷却される ことによる以下の問題は、薄型化に伴って撮像装置の性能に与える影響 が大きくなる。

- 15 モジュール全体が加熱・冷却されるのに伴い、立体基板に取り付けられた半導体撮像素子と光学フィルターで囲まれた空所では、空気が膨張・収縮を行う。その際に空気が外部と流通しないと、空所での内圧が高くなり、光学フィルターが割れたりすることもある。これを回避するために、従来、空所に通じる空気抜きの穴が設けられている。
- 20 しかしながら、空所に通じる空気抜きの穴が設けられていると、空気の膨張・収縮に伴う空気流によって、外部から空所にゴミが入ることがあった。また、接着や封止の工程の後に穴を塞ぐ作業が必要であり、塞ぐ材料および作業などによって発生するゴミがモジュール内部に侵入して、ゴミが原因の画像のキズが発生する場合もあった。

25

5

発明の開示

6)

3

本発明は、上記従来の問題を解決するものであり、半導体撮像素子と光学フィルターで囲まれた空所と外部との空気の流通が可能で、しかも空気の膨張・収縮に伴う空気流によって外部から空所にゴミが侵入することが抑制された、薄型化と作業性の向上が可能な撮像装置を提供することを目的とする。

5

20

本発明の撮像装置は、中央部に開口部を有する隔壁が内腔を横切って 形成された立体基板と、前記開口部を覆って前記隔壁の両面のうちの第 一の平面に固定された光学フィルターと、前記開口部に撮像領域を臨ま せて前記隔壁の第二の平面にフェースダウンで実装された半導体撮像素 子と、前記立体基板の内腔における前記光学フィルター側に装着された 撮像のための光学系とを備える。前記隔壁の開口部の両側が前記光学フィルターと前記半導体撮像素子とで封鎖されて、空所が形成されている。 上記課題を解決するために、前記空所と前記立体基板の外部とを連通さ せる通気路が前記第一の平面に形成され、前記通気路は、通過する空気 の流速が場所によって異なるラビリンス構造を有することを特徴とする。

この構成により、撮像装置の組み立てにおける加熱工程等で、空所に存在する気体(空気)が膨張・収縮する際に、非直線構造の通気路だけを通って空気の流通が行われ、外部からのゴミの侵入を確実に防止することができる。その結果、外部から侵入するゴミによって発生する通称キズと呼ばれる画像の劣化を防止でき、薄型化による工程の不良を低減できる。

前記通気路のラビリンス構造は、ジグザグ形状、全体を傾斜させた形状、あるいは円弧状により構成することができる。

また、前記通気路のラビリンス構造は、前記通気路を横切るリブを設 25 けて、前記光学フィルターの厚さ方向に対する前記通気路の高さを、前 記通気路の流路方向に沿って変化させることにより構成してもよい。こ

の構成により、光学フィルターとラビリンス構造との間に形成される間隙は、その断面積が通気路に沿って変化する。したがって、通気路を通過する空気の流速を、間隙の高さの変化に応じて変化させることができる。

5 また、前記通気路のラピリンス構造は、前記通気路の側縁に凹部を設けて、前記第一の平面内での前記通気路の幅を、前記通気路の流路方向に沿って変化させることにより構成してもよい。この構成により、光学フィルターとラピリンス構造との間に形成される間隙は、その断面積が通気路に沿って変化する。したがって、通気路を通過する空気の流速を、

10 間隙の幅の変化に応じて変化させることができる。

前記立体基板は、半導体撮像素子の受光感度域に対する光の透過率が、 実質的に不要信号を発生しない程度に低いことが好ましい。この構成に より、撮像装置の小型化とともに行われている、半導体撮像素子の高感 度化に関連して、撮像装置における外乱光の影響を小さくでき、屋外で 多用される携帯機器に用いられた場合の機能低下が抑制される。更には、 今後予想される携帯機器自体の筺体が透光性を有する、いわゆるスケル トンタイプのものに使用された場合でも、周囲から侵入する光を確実に 防止でき、画像の劣化を確実に防止できる。

また、前記通気路は、前記立体基板の開口部に対して線対称の位置に 20 配置されることが好ましい。この構成により、透光板を立体基板に接着 した後に加熱される際の異方性を低減することができ、半導体撮像素子を実装する平面の平面度が低下することを防止できる。これにより、撮像装置の薄型化が容易となる。

本発明の撮像装置の製造方法は、中央部に開口部を有する隔壁が内腔 25 を横切って形成された立体基板であって、前記隔壁の両面のうちの第一 の平面に前記開口部と前記立体基板の外部とを連通させる非直線構造を

有する通気路が形成され、前記隔壁の第二の平面に接続用の導体ランドが設けられた前記立体基板を用いる。そして、前記第一の平面に光学フィルターを接着固定する工程と、前記第二の平面に設けられた接続用の導体ランドに対して半導体撮像素子を装着する工程と、前記半導体撮像素子を封止する工程と、その後、前記立体基板の内腔に撮像のための光学系を装着する工程とを備える。

この製造方法によれば、立体基板に対して光学フィルターが接着固定 されることにより立体基板の機械的強度が増大し、その後の工程で、半 導体撮像素子を実装する際に所要の平面度などの精度確保が容易となる。

10 更に、この後に半導体撮像素子を封止することによって、半導体撮像素子と光学フィルターとの空所へのゴミ侵入を確実に防止できる。その結果、撮像装置のゴミに伴うキズの発生が防止され、撮像装置の小型化、薄型化が容易となる。

## 15 図面の簡単な説明

5

図1は、本発明の実施の形態における撮像装置の斜視図である。

図2は、図1の撮像装置をX-Xで切断した断面図である。

図3は、図2おけるA部拡大図である。

図4Aは、本発明の実施の形態における撮像装置の光の波長に対する 20 特性であって、光の波長に対する半導体撮像素子の感度を示す図、図4 Bは光の波長に対する光学フィルターの透過率を示す図、図4Cは光の 波長に対する立体基板の透過率を示す図である。

図5は、本発明の実施の形態における光学フィルター、立体基板および半導体撮像素子の関係を示す要部の分解斜視図である。

25 図6A~6Fは、本発明の実施の形態における隔壁に設けられた通気 路の形状の他の例を示す斜視図である。

図7は、本発明の実施の形態における撮像装置の組み立てフローを示す図である。

## 発明を実施するための最良の形態

5 本発明の撮像装置は、立体基板の開口部が光学フィルターと半導体撮像素子によって閉塞されて形成される空所を外部と連通させるための通気路が、通過する空気の流速が場所によって異なるラビリンス構造を有する。それにより、撮像装置の組み立ての工程等においてゴミがモジュール内部に侵入することを防止でき、薄型化が容易になり、また組み立 10 て作業性が向上する。

以下、本発明の実施の形態について、図面を参照して説明する。まず図1~図3を参照して、本実施の形態における撮像装置の構成について説明する。

図1は撮像装置を示す斜視図である。立体基板1は、平面形状が長方 形の台座部7とその上に設けられた筒形の鏡筒部17からなる。立体基 15 板1の材質としては、ガラス強化PPA (ポリフタルアミド樹脂) など が用いられ、外部からの光の透過を防ぐため黒色に着色されている。立 体基板1の台座部7の外側には、外部との接続のために端子部7aが設 けられている。台座部7の下側には、外部機器との間で信号の授受を行 うためのFPC (フレキシブルプリント配線板) 15が配置され、FP 20 C15上に形成された接続用ランド15aと端子部7aが、半田16に より接続されている。立体基板1の鏡筒部17の内腔には、レンズホル ダー20に嵌め込まれた樹脂製のレンズ2が配置されている。レンズホ ルダー20は、その外側に配置された調整リング21を介して、鏡筒部 17の外側に固定されている。レンズホルダー20には、絞り3が設け 25 られている。台座部7と鏡筒部17の境界部に、半導体撮像素子4と、

赤外領域の感度を抑制する光学フィルター5が配置されている。

図2および3を参照して、撮像装置の構造についてより詳細に説明する。図2は、図1の撮像装置をX-Xで切断した断面図を示す。図3は、図2におけるA部の拡大図である。台座部7と鏡筒部17の境界には、5 隔壁11が形成されている。隔壁11の中央部には開口部10aが形成され、開口部10aを囲む隔壁11の上下面は、互いに平行な第一の平面12および第二の平面13を形成している。上側の第一の平面12上に光学フィルター5が配置され、下側の第二の平面13に半導体撮像素子4および図示しないチップ部品などが配置されている。光学フィルター5は、接着剤6によって、第一の平面12の所定の位置に固定されている。開口部10aは、半導体撮像素子4の後述する撮像エリアに対応して、長方形に形成されている。これら構成部品は、すべて立体基板1に組み付けられる構造となっている。

台座部7の裏側には、図3に示すように、無電解メッキなどにより配 40 線パターン7bが形成されている。立体基板1の第二の平面13の内側 には、半導体撮像素子4をペア実装するために接続ランド7cが設けら れている。接続ランド7cと端子部7aは、配線パターン7bにより接 続されている。

半導体撮像素子4は、例えば約32万画素数の1/6インチVGA形と 20 呼ばれるCCDであり、接続ランド7cに対してフェースダウン実装され電気的に接続されている。これは、撮像装置の薄型化を実現するために、パッケージを用いないベア実装を行うためである。フェースダウン実装は、例えば、金で形成されたバンプ8と、その先端に付与された導電材料として銀を含む導電性接着剤のAgペースト8aを用いたSBB (Stud Bump Bond)と呼ばれる接続方法を用いて行われる。半導体撮像素子4は、フェースダウン実装を行った後に封止剤9にて封止されてい

る。半導体撮像素子4および図示しないチップ部品などにより得られた映像信号の外部への出力、および外部からの制御信号、電源の供給のための電気配線は、配線パターン7bおよびFPC15の接続用ランド15a(図1参照)を経由して形成されている。FPC15の裏面には、半導体撮像素子4への裏面からの可視光・赤外光の侵入を防止するため、金属箔14(図2参照)が貼られている。

5

10

立体基板1に設けられた開口部10aの光学フィルター5が装着される第一の平面12には、ラビリンス構造の通気路12aが開口部10aに対して線対称の位置に形成されている。開口部10aは、光学フィルター5と半導体撮像素子4が装着された後には空所10となり、外部との空気の移動は、通気路12aを通じてのみ行われるように構成されている。

鏡筒部17に内蔵されたレンズ2は、2枚のそれぞれ光学的特性の異なる非球面レンズ(以下レンズと略す)2aと2bとからなり、一定の位置関係が保持できるようにレンズホルダー20に嵌め込まれている。レンズホルダー20はの外周、およびその外側に配置された調整リング21の内周にはそれぞれ、互いに螺合するネジ20a、21aが形成され、レンズホルダー20の軸方向位置が調整可能になっている。

次に、上記構成を有する本実施の形態における撮像装置の光学系について説明する。被写体からの光は、レンズホルダー20の中央に設けられた絞り3を通過してレンズ2により集光され、光学フィルター5を通り半導体撮像素子4に入射・結像する。絞り3は、被写体の側に向かうほど開口が広くなるように設計されている。これは、レンズに向かって入射する光が、絞り3の光軸方向の壁面に当たり散乱し不要な光となりレンズに入射するのを防止するためである。

レンズ2には、透過率や屈折率などの所要の光学特性を満足できる樹

脂が用いられている。本実施の形態においては、例えば、日本ゼオン製の商品名ゼオネックスを用い、射出成型により作製されたものを用いる。レンズ2の構成については、例えば、2枚構成で一定の距離より遠方で結像できる、いわゆるパンフォーカスの構成とする。本実施の形態においては、例えば、約30cmより遠方での被写体に対して焦点が合うようにする。これらの構成や特性については、適宜選定することが可能である。

5

光学フィルター5は、可視光領域以外の透過を抑制するものであり、 本実施の形態においては、例えば、基材に棚珪酸ガラスを用い紫外光を カットするようにする。片面に I R (Infra Red) カットコート、他面に 10 は反射防止のAR (Anti Reflection) コートが施されたものを使用するこ とができる。本実施の形態における光学フィルター5の分光特性は、例 えば図4日に示されるようなものである。波長が約400nmから60 0 nmの可視光領域に対しての透過率をほぼ93%以上とし、それ以外 の帯域においては、充分低くしてある。この分光特性についても適宜変 15 更することは可能である。 I Rカットコートは、例えばガラスに対して 二酸化ケイ素 (SiO<sub>2</sub>)・酸化チタン (TiO<sub>2</sub>) などを蒸着により成 膜した構成とする。反射防止のためのARコートは、例えば、フッ化マ グネシウム  $(MgF_2)$ ・酸化チタン  $(TiO_2)$ ・酸化ジルコニウム (Z $rO_2$ ) 等を蒸着により成膜した構成とする。 IRカットコートやAR20 コートの膜構成および積層数については、可視光領および領域外の透 過・反射を抑制する特性により適宜選択することができる。

光学フィルター5を接着するための接着剤6としては、例えば、基材がエポキシ樹脂のUV・熱硬化型の接着剤が用いられる。接着剤6は、

25 その線膨張係数が立体基板1と光学フィルター5の間の大きさとなるように選定されることが望ましい。これは、接着・硬化の過程において加

熱することが通常行われるが、この時の立体基板 1 および光学フィルター 5 へ加わる応力を減少させて、反りなどによる実装面に対する平面度などの劣化を防止するためである。本実施の形態における線膨張係数の例は、立体基板 1 が概ね 4  $0 \times 1$   $0^{-6}$  mm/mm $\mathbb C$ 、光学フィルター 5 が約 1  $0 \times 1$   $0^{-6}$  mm/mm $\mathbb C$ である。この両者を固定するための、エポキシ樹脂の接着剤 6 は、この両者の間の値となるように、線膨張係数がフィラー(図示せず)の含有量により調整される。

5

被写体からの光は、光学フィルター5により赤外光・紫外光がカット・ 吸収され、可視光のみが半導体撮像素子4に入射する。入射した光は、

半導体撮像素子4の受光面の表面に設けられた、公知の図示しないマイクロレンズあるいはオンチップレンズと呼ばれるレンズを通って、その下にある色素系の色フィルターを通過し、フォトダイオードによって所要の電気信号に変換される。その結果、例えば、画面のアスペクト比が4:3で、毎秒30のフレームレートの画像信号として出力されるように構成される。

上述のように、半導体撮像素子4は、パッケージを用いないベアチップでフェースダウンにより実装され、撮像装置の薄型化が図られているが、更には、半導体撮像素子4自身についても、裏面側からグラインドして0.7mm程度にまで薄くして用いられている。図2からも明らかなように、撮像装置の厚さは、半導体撮像素子4の厚さが薄くなった分だけは薄型化することが可能である。したがって、ウエハを薄くして用いることは、撮像装置の薄型化にとって大変有効である。ウエハの厚さについては、マイクロレンズの下側に設けられる色フィルター、アルミ配線、フォトダイオードなどの厚みが、せいぜい数十ミクロン程度であるので、もっと薄くすることは可能である。一方で、実装設備などのハンドリングなどによる外力の大きさや、ウエハ自身の平面度・機械的強

度等のパラメータを検討しながら適宜決められることが望ましい。更には、半導体撮像素子4の厚さを薄くした際に、裏面から入射する特に波長の長い光によって画像が劣化することがあるので、本実施の形態のように、裏面に対して金属箔14などにより遮光するなどの配慮をすることが望ましい。

5

開口部10aに面する端面10bは、半導体撮像素子4の側に向かってその開口面積が大きくなるように構成されている。これは、前述の絞り3と同様に、開口部の端面10bに当った光が散乱し不要な光となりレンズに再入射するのを防止するためである。このために端面を荒くしたり、反射防止のためのつや消し塗装をしたりすることも可能であるが、本実施の形態のように構成すれば、樹脂製の立体基板1を射出成形する金型に所要のテーパを設けるだけで、端面を荒くしたり、つや消し塗装をしたりする必要がない。更に良いことには、この部分のテーパは射出成型における抜きテーパとして利用できるために、成型時の成形性・離型性も良好とすることができる。本実施の形態における撮像装置は、立体基板1に対して光学フィルター5と半導体撮像素子4を実装し、モジュール化した後に、光学系を組み立てる工程により製造される。これらの組み立てにおいては、清浄度の高い環境で行うことが望ましい。

次に、立体基板1における光の透過率について、図4を参照して説明する。図4Aは、本実施の形態における波長に対する半導体撮像素子4の感度を示す。本実施の形態における半導体撮像素子4はシリコンにより作製され、その感度域の長波長側の上限は、シリコンのバンドギャップエネルギー(Eg)を越える波長により決まる。通常シリコンの常温でのバンドギャップエネルギーは、1.12eV程度である。また限界の波長は、波長を入とすると入=1240/Egによって求められることが知られており、長波長側は、1100nm程度となる。一方、短波

長側についての感度は、紫外域の約200nm程度まで伸びている。

図4Bは、波長に対する光学フィルター5の透過率示す。光学フィルター5は、基材が棚珪酸鉛ガラスで作られていることによって、紫外域の光を吸収する特性を持たせてある。長波長側については、前述のIRカットコートによって赤外域の透過を抑制してある。この2つの特性によって、可視領域のみの透過率を高くしてある。

5

25

図4 Cは、波長に対する立体基板1の透過率を示す。立体基板1は、 光の透過率を、半導体撮像素子4の感度域に対して充分低くなるように してある。具体的には、立体基板1の樹脂材料(PPA)に、可視光お よび短波長側に対して有効な分散性のよいカーボンブラックおよび、ガ ラス繊維を添加してある。また、可視光より長波長側に対しては、熱伝 導率のよい金属の充填剤をわずかに用いたり、立体基板1の樹脂の肉厚 を厚くしたりすることで対応してある。これらの対応については、画像 に対する影響の程度によって適宜選択することができる。

15 このようにして、立体基板1の光の透過率を半導体撮像素子4の受光 感度域に対して低く調整することによって、携帯機器などに搭載される 場合に多用されるであろう屋外での使用に対しても、周囲から侵入する 光による画像の劣化を確実に防止できる。更には、今後予想される携帯 機器自体の筐体が透光性を有する、いわゆるスケルトンタイプのものに 20 使用されても、周囲から侵入する光を防止して、画像の劣化を確実に防 止できる。

次に、ラビリンス構造の通気路の詳細について、図5を参照して説明する。図5は、光学フィルター5、立体基板1および半導体撮像素子4の関係を示す要部の分解斜視図である。なお、図示の便宜上、隔壁11は矩形状に示されているが、周縁部は立体基板1の他の部分と連続している。立体基板1の台座部7と鏡筒部17の境界に位置する、開口部1

0 aが形成された隔壁11の第一の平面12には、開口部10aに対して線対称の位置に、ラビリンス構造の通気路12aが設けられている。ラビリンス構造を通過する空気流は、場所によってその流量が変化する。流量の変化によって、ベルヌーイの定理に基づき圧力の変化を生じ、このためにゴミが移動途中でトラップされる。本実施の形態は、このことを積極的に利用している。本実施の形態のラビリンス構造は、ジグザグの形状を有する。溝の幅は0.13mm、溝の深さは、0.04mmである。溝の一端は開口部10aまで達しており、他端は第一の平面12に装着される光学フィルター5の外形より外側にまで延びている。溝の他端の位置は、光学フィルター5の装着位置のずれに対して充分な余裕を取っておくことが望ましい。

5

10

15

半導体撮像素子4では、有効画素の配置されている撮像エリア4aから得られた画像の電気信号が、図示しないアルミニウムなどにより形成される内部配線によって、周囲に配置されたPad部4bに導出される。Pad部4bには、立体基板1の接続ランド7cとの間で電気的に接続するためのバンプ8が、バンプボンダーによって、金線から所用の形状に取り付けられる。バンプの形状についても、第二の平面13の平面度や接合方法に応じて最適化することが必要であるが、詳細は省略する。

通気路12aは、ジグザグの形状により、通過する空気の流速が場所によって異なるように設定されている。流速の変化によって、ベルヌーイの法則に従って圧力の変化が発生する。この圧力の変化によって、流入・流出する空気流に伴って運ばれるゴミが、通気路12aにおいて捕捉される。前述のように、清浄度の高い環境で組み立てられたモジュールでは、開口部10aが閉塞されて形成される空所10は、ゴミのない状態とされている。空所10の空気は外気との温度差・圧力差によって流入・流出することがあるが、通気路12aによって、この流入する空

気に含まれるゴミが捕捉されるので、この空所 1 0 は常にゴミのない状態に保たれる。

前述のように撮像装置の組み立てにおける過程では、光学系を組み立 てる前に、立体基板1に対して光学フィルター5と半導体撮像素子4が 装着される。この組み立てのための接着や封止の工程には、モジュール 5 全体が加熱・冷却される工程が含まれる。その際、空所10の中の空気 は、膨張・収縮を行うことになる。空所10の空気が外部と出入りしな いと、内圧が高くなり、モジュールを組み立てる際、封止剤が押しやら れ所定の位置で封止できなかったり、さらに内圧が高くなると光学フィ ルター5が割れたりすることもあった。このために、従来空気抜きの穴 10 を設けることが知られてたが、この穴を後から塞ぐ作業が必要であった り、塞ぐ材料および作業によって発生するゴミが空所10内に入ったり することがあった。また、封止剤や接着剤の硬化に用いられる硬化設備 は、清浄環境に保つように十分配慮されているが、封止剤や接着剤が硬 化する時の発塵などにより他の清浄環境に比べてゴミが存在し易く、清 15 浄度が低下し易い傾向がある。この環境下において、空所10の空気が 膨張した後収縮する時に周囲の空気を空所に取り込む。このような空気 の動きに対して、通気路を設けることによって確実にゴミの侵入を防止 できる。したがって、最も画像品質に影響を受け易い半導体撮像素子4 表面へのゴミの付着を確実に防止でき、撮像装置の信頼性を向上できる。 20

画像に対するゴミの影響については、前述の半導体撮像素子4表面に設けられたマイクロレンズに付着するゴミの影響が最も大きいことが知られている。これは、半導体撮像素子4のフォトダイオードに入射する光を遮り、出力低下を直接的に起こすからである。また、ゴミの大きさに関しても、画素サイズ相当のものであればキズとして確実に画像に影響を及ばすために特に影響が大きくなる。

25

本実施の形態におけるゴミによる画像への影響について調べたところ、同程度の大きさのゴミであれば、半導体撮像素子4表面と光学フィルター5の上面(レンズ側の面)とを比較すると、半導体撮像素子4表面に存在するゴミのほうが、およそ40倍程度も影響が大きいことがわかった。光学系の条件によっても異なるが、半導体撮像素子4表面に付着するごみゴミが画像に及ぼす影響が如何に大きいかが理解できよう。空所10に存在するゴミは半導体撮像素子4の表面に付着する可能性があるため、空所10にゴミが侵入しないことが極めて重要である。

5

撮像装置の小型化、髙画質化の要求が更に高まる中、半導体撮像素子 10 4 もペア実装することが必須となってきているので、空所10に対して 流入・流出する空気流に伴って運ばれるゴミがラビリンス構造の通気路 12 a によって捕捉されることは、信頼性を劣化させずに薄型化を可能 とするために効果的である。

本実施の形態における通気路12aのラビリンス構造は、開口部10 aの中心から外側へと直線的に伸びるジグザグの形状を有するが、図6 Aに示す通気路12bのように全体を傾斜させた形状や、図6Bに示す 通気路12cのように円弧状にしてもよい。また、溝の幅や深さを場所 によって変更することも可能である。これらの場合においても、コスト を上昇させないように、立体基板1の樹脂成型金型により、通気路12 aの形状が作られるようにすることが好ましい。以上のように、本実施 の形態におけるラビリンス構造とは、通気路12aの平面形状が、通過 する空気の流速が場所によって異なるように構成された構造として定義 される。

通気路12aを、開口部10aに対して線対称の位置に設けることに 25 よって、光学フィルター5を第一の平面12に接着固定する際に加わる 熱的なストレスなどにより発生する応力が、開口部10a対してバラン

スが取れるように調整できる。これにより、半導体撮像素子4を実装するための第二の平面13の平面度低下を、確実に防止することができる。一般的に、半導体撮像素子4を第二の平面13にBGA(Ball Grid Array)やSBBなどの接続方法によりフェースダウン実装を行う場合には、接続する部分の平面度をバンプ8の高さの半分程度に抑える必要があり、 $30\mu$ m程度以下にすることが望ましい。このため、第二の平面13の平面度を低下させる要因を極力排除する必要がある。

5

20

次に、他の実施の形態における通気路のラビリンス構造について、図6 C~6 Fを参照して説明する。図6 Cに示す通気路12 dには、リブ10 18が設けられている。リブ18の存在により、光学フィルター5の厚さ方向に対する通気路12 dの高さは、流路方向に沿って変化する。図6 Dにリブ18を拡大して示す。この構造により、光学フィルター5とラビリンス構造との間に形成される間隙は、その断面積が通気路12 dに沿って変化する。したがって、通気路12 dを通過する空気の流速を、15 間隙の高さの変化に応じて変化させることができる。

リプ18の上面と光学フィルター5との間に形成される間隙は、例えば、最も小さい箇所で30 $\mu$ mであり、その幅は0.4mmである。これらの寸法は、半導体撮像素子の特性や、画素サイズ、工程における製造条件などに応じて、適宜選択することができる。更には、リプ18は先端部が細くなる形状を有する。これは、立体基板1を射出成形する際に、金型に所謂堀込みで作成できる形状であるとともに、抜きテーパを形成して離型性を向上させる効果を併せ持つように配慮した結果である。図6Eに、図6Dのリプ18を変形させた実施の形態を示す。このラピリンス構造は、リプ18a~18cは、

25 その順に低くなっている。この構造によれば、通気路の流路方向位置によってリブ18a~18cの高さが変化する。したがって、より大きな

流速の変化が得られ、ゴミの補足がより効果的に行われる。リブ18a~18cの高さの配置順位は適宜変更可能である。また、図6Dのリブ18と同様、立体基板1を射出成形する際に、金型に所謂堀込みで作成できる形状であるとともに、抜きテーパを形成して離型性を向上させる効果を併せ持つ形状とすることが好ましい。

5

20

図6Fに示す通気路12eのラビリンス構造は、第一の平面12内で通気路12eの側縁に凹部19aを形成したものである。凹部19aは、光学フィルター5の厚さ方向に対して通気路12eの高さを変化させるものではないが、通気路12eの幅を、流路方向に沿って変化させる。

10 したがって、光学フィルター5とラビリンス構造との間に形成される間隙は、空気流の方向に直交する断面積が変化する。この構成により、通気路12eを通過する空気の流速は、断面積の変化に応じて変化し、ゴミが補足される。凹部19aの位置には、更に深い凹部19bを設けて、補足したゴミがこの深い凹部19bに確実に補足されるようにすることができる。

凹部19aの深さは例えば $50\mu$ mとし、通気路12eo幅は、例えば、最も広い箇所で0.4mm、最も狭い箇所で0.15mmとする。 更に、深い凹部19bは、例えば、深さ0.15mm、直径0.15mmの円筒型とする。これらの寸法は、半導体撮像素子の特性や、画素サイズ、工程における製造条件などに応じて、適宜選択することができる。

以上の各実施の形態におけるラビリンス構造を組み合わせて用い、設計における自由度に幅を持たせることも可能である。例えば、図6Fのラビリンス構造における凹部19aの部分に図6Dのリブ18を配置して、高さ方向の変化を形成することができる。

25 次に、図7、および図1~図3を参照して、本実施の形態における撮像装置の製造方法について説明する。図7は、上述のように立体基板1

に半導体撮像素子4を実装して、光学系を装着する前のモジュールの要部を組み立てるフローを示す図である。本実施の形態と直接関係のない工程については省略されている。工程S30~S35は、立体基板1に光学フィルター5を組み立てるまでの工程である。工程S36~S38は、立体基板1に実装する半導体撮像素子4の前準備の工程である。工程S40~S43は、立体基板1に対する実装が終了してモジュールが完成するまでの工程である。

5

まず工程S30の前処理において、立体基板にわずかに含まれる水分 を除去するためのペーキングおよび洗浄を行う。特に水分の除去は、加 熱条件によっても異なるが最終製品を評価して、その条件を決めること 10 が好ましい。次に工程S31において、洗浄した光学フィルター5を、 立体基板1の第一の平面12における所要の位置に載置する。このとき 光学フィルター5の位置決めや、必要により表裏を確認する。次に工程 S32において、光学フィルター5を立体基板1に固定するためのU V・熱硬化型のエポキシ樹脂の接着剤6を、ディスペンサーにより定量 15 塗布する。次に工程S33において、UV光を接着剤6に照射する。こ れによって接着剤に含まれる硬化の開始剤が活性化して硬化が始まる。 次に工程S34において、UV光で開始した接着剤6の硬化を完全に行 うために、150℃で加熱し硬化させる。これにより光学フィルター5 が立体基板1の所要の位置に固定される。次に工程S35において、光 20 学フィルター5が固定された立体基板1を反転して、半導体撮像素子4 を実装する設備にセットする。

次に、半導体撮像素子4の前準備の工程を説明する。工程S36において、ウエハよりダイシングされた半導体撮像素子4のベアチップのP25 ad部4bに、接続のためのバンプ8をボンディングする。そのために、金線を加熱してキャピラリーと呼ばれるノズルから出しながら、バンプ

8を形成する。次に工程S37において、バンプ8が所定の高さとなるようにバンプ8の先端部を塑性変形させて高さを調整する。次に工程S38において、バンプ8と立体基板1の接続ランド7cとを電気的に接続するための導電性の接着剤として、Agペーストをバンプ8の先端部に転写させる。バンプ8の先端部の形状や、Agペーストの粘度、伝導率などは、接続に関する信頼性を左右するため、十分条件出しを行うことが望ましい。

5

次に、半導体撮像素子4を実装してモジュールを完成するまでの工程を説明する。工程S40において、半導体撮像素子4と立体基板1の接10 続ランド7cとの位置が合うよう、パターン認識装置などを用いて位置決めを行い、半導体撮像素子4を立体基板1の第二の平面13に載置する。次に工程S41において、半導体撮像素子4に設けたバンプ8の先端部のAgペーストを80℃で加熱し硬化させる。次に工程S42において、半導体撮像素子4を外気と遮断するための封止剤を塗布する。次に工程S43において、封止剤を125℃で加熱し硬化させる。これらの温度条件については、使用する接着剤や設備などによって適宜選択することができる。

以上の工程によれば、立体基板1に対して光学フィルター5が固定されることによって、立体基板1の機械的強度を高くすることができる。
20 機械的強度が高くなることによって、半導体撮像素子4を実装するための第二の平面13の平面精度を高いまま保持することが可能となる。言い変えると、光学フィルター5が固定されることによって立体基板1が、従来と同等の機械的強度になるように構成すれば、立体基板1をより薄くすることが可能となり、撮像装置の薄型化が向上する。

25 また、工程S41~S43で行われる加熱の工程において、空所10 の中の空気は膨張・収縮を行うが、本実施の形態によれば、通気路12

aによって空所10の空気が出入りできる。したがって、空所10の内圧が高くなることはなく、モジュールを組み立てる際に、封止剤が押しやられて所定の位置で封止できなかったり、さらに光学フィルター5が割れたりすることが回避される。しかも、ラビリンス構造の通気路12aによって、空気の出入りは可能であっても、ゴミの侵入は確実に防止されるために、半導体撮像素子4表面へのゴミの付着を確実に防止できる。その結果、撮像装置の薄型化が容易になる。

## 産業上の利用可能性

5

10 本発明の撮像装置は、その組み立ての工程等においてゴミがモジュール内部に侵入することを防止でき、薄型化が容易になり、また組み立て作業性が向上する構造を有するので、携帯機器などに搭載されるカメラに好適である。

### 請求の範囲

1. 中央部に開口部を有する隔壁が内腔を横切って形成された立体基板と、前記開口部を覆って前記隔壁の両面のうちの第一の平面に固定された光学フィルターと、前記開口部に撮像領域を臨ませて前記隔壁の第二の平面にフェースダウンで実装された半導体撮像素子と、前記立体基板の内腔における前記光学フィルター側に装着された撮像のための光学系とを備え、前記隔壁の開口部の両側が前記光学フィルターと前記半導体撮像素子とで封鎖されて空所が形成された撮像装置において、

5

25

- 10 前記空所と前記立体基板の外部とを連通させる通気路が前記第一の平面に形成され、前記通気路は、通過する空気の流速が場所によって異なるラビリンス構造を有することを特徴とする撮像装置。
- 2. 前記通気路のラビリンス構造は、ジグザグ形状、全体を傾斜させ 15 た形状、あるいは円弧状により構成された請求項1記載の撮像装置。
- 3. 前記通気路のラビリンス構造は、前記通気路を横切るリブを設けて、前記光学フィルターの厚さ方向に対する前記通気路の高さを、前記通気路の流路方向に沿って変化させることにより構成された請求項1ま 20 たは2記載の撮像装置。
  - 4. 前記通気路のラビリンス構造は、前記通気路の側縁に凹部を設けて、前記第一の平面内での前記通気路の幅を、前記通気路の流路方向に沿って変化させることにより構成された請求項1ないし3のいずれかに記載の撮像装置。

5. 前記立体基板は、半導体撮像素子の受光感度域に対する光の透過率が、実質的に不要信号を発生しない程度に低い請求項1記載の撮像装置。

- 5 6. 前記通気路は、前記立体基板の開口部に対して線対称の位置に配置された請求項1記載の撮像装置。
- 7. 中央部に開口部を有する隔壁が内腔を横切って形成された立体基板であって、前記隔壁の両面のうちの第一の平面に前記開口部と前記立10 体基板の外部とを連通させる非直線構造を有する通気路が形成され、前記隔壁の第二の平面に接続用の導体ランドが設けられた前記立体基板を用い、

前記第一の平面に光学フィルターを接着固定する工程と、前記第二の 平面に設けられた接続用の導体ランドに対して半導体撮像素子を装着す 15 る工程と、前記半導体撮像素子を封止する工程と、その後、前記立体基 板の内腔に撮像のための光学系を装着する工程とを備えた撮像装置の製 造方法。

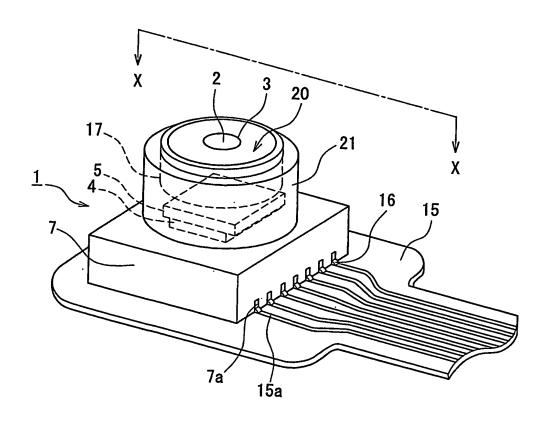
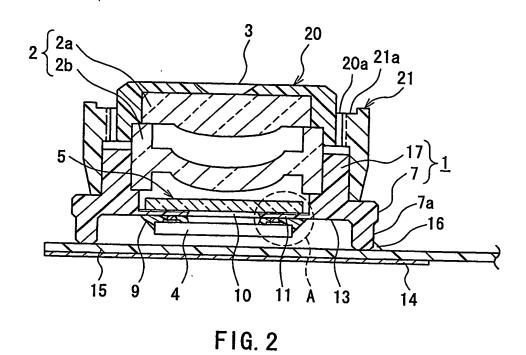
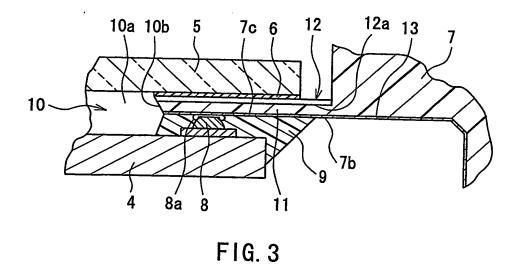
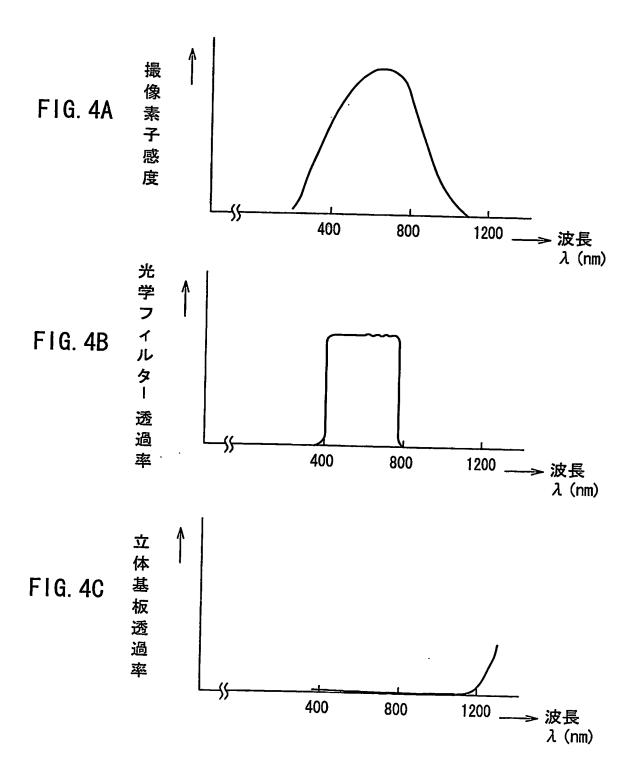


FIG. 1







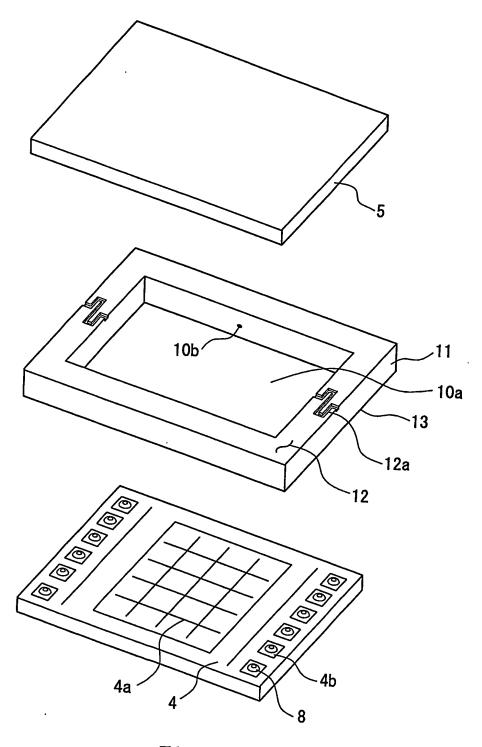
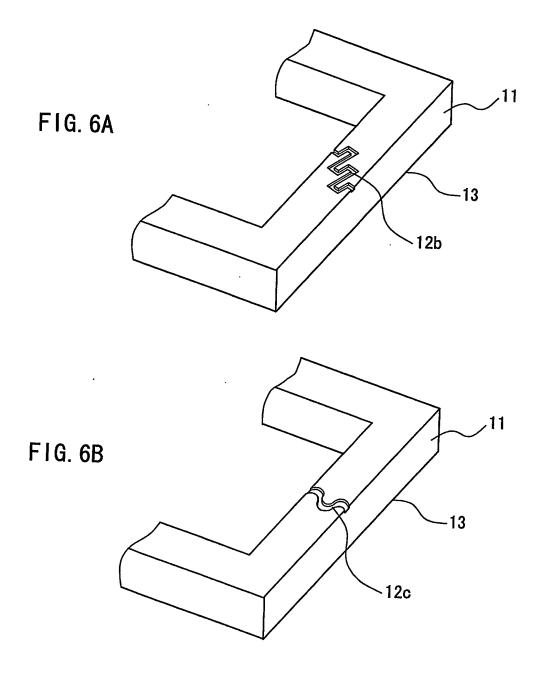
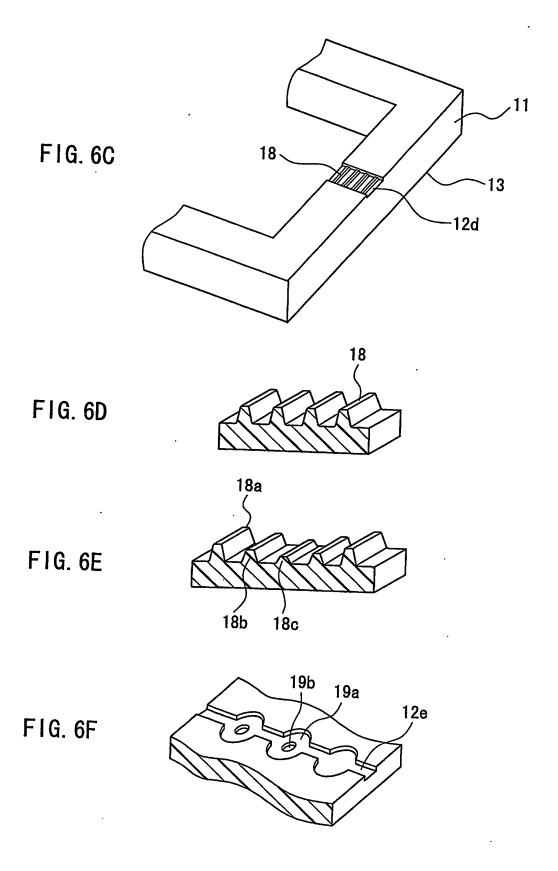


FIG. 5





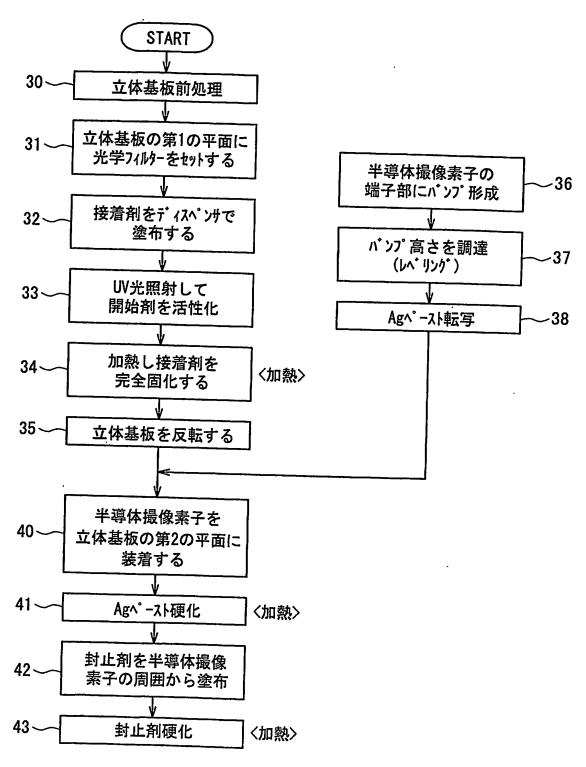


FIG. 7

# INTERNATIONAL SEARCH REPORT

International application No.

A CLASSIFICATION			PCT/JP2004/007582	
A. CLASSIFI	CATION OF SUBJECT MATTER  7 HOANS (225 HOLL 27 (14			0047007362
Int.Cl7 H04N5/225, H01L27/14, H04N5/335				
,				
According to International Patent Classification (IPC) or to both national classification and IPC				
B. FIELDS SEARCHED				
Minimum documentation searched (classification gusters follows)				
Int.Cl <sup>7</sup> H04N5/225, H01L27/14, H04N5/335				
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched  Jitsuyo Shinan Koho  1922-1996  Jitsuyo Shinan Robinson				
Jitsuyo Shinan Koho 1922–1996 Jitsuyo Shinan Toroku Koho 1996–2004				
Kokai Jitsuyo Shinan Koho 1971-2004 momeles 754-				
Electronic data l	pase consulted during the international search (name of	64-41		.994–2004
		of data base and, where prac	ticable, search term	ns used)
				•
C. DOCUMEN	NTS CONSIDERED TO BE RELEVANT			<u> </u>
Category*	Citation of document, with indication, where	appropriate, of the relevant	passages	Relevant to claim No.
A	JP 6-177271 A (Eastman Koda	k Co.).	-	<del></del>
•	24 June, 1994 (24.06.94)	,,		1-7
	Full text; Figs. 1 to 9 & DE 69322821 C	•	1.	
	& US 5302778 A	P 585186 A2		
A	JP 2003-92394 A (Sony Corp.	) <b>,</b>		,
	28 March, 2003 (28.03.03)	•	1	1-7
	Par. No. [0015] (Family: none)		J	
	(ramily. Home)			
			Ī	
1			-	
	·		-	
			ļ	
Ī			1	
Further doc	cuments are listed in the continuation of Box C.	See patent family	l	· ·
<ul> <li>Special categories</li> </ul>	ories of cited documents:			
"A" document defining the general state of the art which is not considered to be of particular relevance		date and not in conflic	hed after the internat	ional filing date or priority but cited to understand
"E" earlier application or patent but published on or after the international		,	anderrying the myen	uon
B auto				ned invention cannot be I to involve an inventive
"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)		T ato cooutile	are is taken alone	
L 140011	(as specifica)			ed invention cannot be when the document is
"O" document referring to an oral disclosure, use, exhibition or other means document published prior to the international filing date but later than the priority date claimed				when the document is ments, such combination
the priority date claimed		being obvious to a person skilled in the art  "&" document member of the same patent family		
Date of the actual	Completion of the internal			
02 Septe	completion of the international search ember, 2004 (02.09.04)	Date of mailing of the int	ernational search re	port
	(02.09.04)	21 Septembe	er, 2004 (2	1.09.04)
Jame and mailin-	address of the TOA			
Japanes	address of the ISA/ Patent Office	Authorized officer		
	- raceur Office			
acsimile No. rm PCT/ISA/210 (second sheet) (January 2004) Telephone No.				
ш гС1/1SA/210	(second sheet) (January 2004)		<del></del>	

#### 発明の属する分野の分類(国際特許分類(IPC)) Int. Cl' H04N5/225, H01L27/14, H04N5/335 調査を行った分野 調査を行った最小限資料(国際特許分類(IPC)) Int. C1' H04N5/225, H01L27/14, H04N5/335 最小限資料以外の資料で調査を行った分野に含まれるもの 日本国実用新案公報 1922-1996年 日本国公開実用新案公報 1971-2004年 日本国実用新案登録公報 1996-2004年 日本国登録実用新案公報 1994-2004年 国際調査で使用した電子データベース (データベースの名称、調査に使用した用語) 関連すると認められる文献 引用文献の カテゴリー\* 関連する 引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示 請求の範囲の番号 JP 6-177271 A (イーストマン コダック カンパニ 1-7一) 1994.06.24,全文,第1-9図 & DE 693 22821 C & EP 585186 A2 & US 53 02778 A JP 2003-92394 A (ソニー株式会社) 2003.0 ${f A}$ . 3. 28, 段落番号【0015】(ファミリーなし) C欄の続きにも文献が列挙されている。 「 パテントファミリーに関する別紙を参照。 \* 引用文献のカテゴリー の日の後に公表された文献 「A」特に関連のある文献ではなく、一般的技術水準を示す 「T」国際出願日又は優先日後に公表された文献であって 出願と矛盾するものではなく、発明の原理又は理論 「E」国際出願日前の出願または特許であるが、国際出願日 の理解のために引用するもの 以後に公表されたもの 「X」特に関連のある文献であって、当該文献のみで発明 「L」優先権主張に疑義を提起する文献又は他の文献の発行 の新規性又は進歩性がないと考えられるもの 日若しくは他の特別な理由を確立するために引用する 「Y」特に関連のある文献であって、当該文献と他の1以 文献 (理由を付す) 上の文献との、当業者にとって自明である組合せに 「O」ロ頭による開示、使用、展示等に言及する文献 よって進歩性がないと考えられるもの 「P」国際出願日前で、かつ優先権の主張の基礎となる出願 「&」同一パテントファミリー文献 国際調査を完了した日 国際調査報告の発送日 02.09.2004 21.9.2004 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 8322 日本国特許庁(ISA/JP) 関 谷 隆 一 郵便番号100-8915 東京都千代田区霞が関三丁目4番3号 電話番号 03-3581-1101 内線 3502